PATENT ABSTRACTS OF JAPAN

(11)Publication number:

07-168341

(43)Date of publication of application: 04.07.1995

(51)Int.CI.

G03F 1/08 H01L 21/027 H01L 21/308

(21)Application number: 05-316445

(71)Applicant: FUJITSU LTD

(22)Date of filing:

16.12.1993

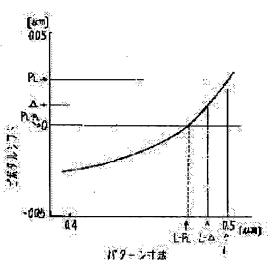
(72)Inventor: TABATA YASUKO

(54) PRODUCTION OF MASK SUBSTRATE AND SEMICONDUCTOR DEVICE

(57)Abstract:

PURPOSE: To obtain the stable pattern dimension in the photolithographic process at the time of manufacturing a semiconductor device.

CONSTITUTION: When the aimed design pattern dimension is L, the quantity of the corresponding pivotal shift (PL) and the quantity of the pivotal shift (PL-PL) at the time of correcting the pattern dimension L to L-PL are determined. Thereafter the pattern dimension L is finally corrected to L-A wherein Äis determined by using the formula Ä=PL2/(2PL-PL-PL) and then the pattern is printed.



LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平7-168341

(43)公開日 平成7年(1995)7月4日

(51) Int.Cl. ⁶		識別記号	庁内整理番号	FΙ			;	技術表示	箇所
G03F	1/08	Α							
H01L	21/027								
	21/308								
			7352-4M	H01L	21/ 30	502	P		
				審查請求	未請求	請求項の数 2	OL	(全 5	頁)
(21)出願番号		特顯平5-316445		(71) 出願人	000005223				
						朱式会社			
(22) 出願日		平成5年(1993)12月16日				県川崎市中原区 ₋	上小田	中1015番:	地
				(72)発明者	田端月	*- *			
				神奈川県川崎市中原区上小田中1015番地 富士通株式会社内					
				(7.4) (b.m. l					
				(74)代理人	升理工	井桁 貞一			
				1					

(54) 【発明の名称】 マスク基板および半導体装置の製造方法

(57)【要約】

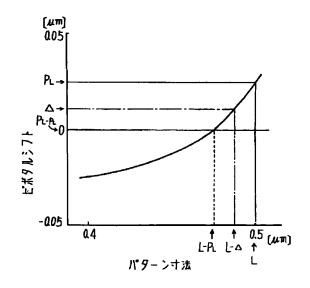
【目的】半導体装置の製造における、フォトリソグラフィ工程において、安定したパターン寸法を作製する。

【構成】目的とする設計バターン寸法がしのとき、それに対応するビボタルシフト量P」と、パターン寸法をレーP」に補正したときのビボタルシフト量P」。とを求め

 $\Delta = P_{t}^{2} / (2 P_{t} - P_{t-Pt})$

で求めた Δ を用いて、パターン寸法を $L-\Delta$ に補正して焼き付ける。

本発明の第2実施例を示す図



【特許請求の範囲】

【請求項1】 設計パターン寸法しに対応するビボタル シフトP、を求める工程と、

前記ピボタルシフトP」を補正したパターン寸法L-P 、を求める工程と、

前記補正したパターン寸法L-P」に対応するビボタル シフトアしている求める工程と、

 $\Delta = P_{\iota}^{2} / (2 P_{\iota} - P_{\iota-\rho \iota})$

により△を求める工程と、

タを発生する工程と、

該マスクバターンデータに基づき、バターンをマスク基 板上に形成する工程とを有するマスク基板の製造方法。

【請求項2】 前記工程を通してできたマスクパターン を搭載したマスク基板を用いて、マスクパターンを半導 体基板上に露光する工程を有する半導体装置の製造方 法。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、半導体装置の製造にお 20 けるフォトリソグラフィ工程において、所望のパターン をウェーハ上に塗布されたレジストに転写する際に用い られる、マスクやレチクルなどのパターン形成法に関す る。素子の高集積化がすすむ中で、デバイスパターンが 微細化し、多層化もすすんでいる。フォトリソグラフィ 工程では、段差等で焦点位置からずれのある面を含めた 領域で、安定したパターン寸法を制御することが望まれ ている。

[0002]

ストに焼き付けられた寸法には差がある。この差は、露 光量や、レジスト面の焦点位置からのずれ量などによっ て変化する。図1は、レジスト面の位置(焦点位置から の距離)を変えたときのパターン寸法の変化を模式的に 表したものであり、横軸はフォーカスポイント(焦点位 置からの相対距離)を、縦軸はバターン寸法を表し、露 光量をパラメータとしてふったときの、パターン寸法の 変化を示している。

【0003】適当な露光量を選ぶと、焦点位置からの距 離が変化してもパターン寸法の変化が少ない条件があ る。この条件をビボタルポイント(pivotal point) とよ ぶ。露光条件として、このビボタルポイントを選べば、 多層構造の段差等の凸凹により、焦点位置とレジスト面 との距離に差が生じる場合でも、ほぼ均一なパターン寸 法を得ることができるので、焼き付けを行う条件として

【0004】しかし、一般にピボタルポイントではマス クパターン寸法と焼き付けられたパターン寸法との間 に、図1の中で示したようにピボタルシフト(pivotal s hift)とよばれる差が生じる。すなわち、焦点位置から 50 はマスクパターン寸法しのときのピボタルシフト、P

の距離によるパターン寸法の変化が小さいピボタルポイ ントで焼き付けを行うと、マスクパターンからビボタル シフト量だけずれた寸法のパターンが焼き付けられる。 【0005】したがって、通常はマスクパターンにシフ トをかけて、焼き付け後に所望のパターン寸法になるよ うにしている。

[0006]

【発明が解決しようとする課題】図2は、マスクパター ン寸法とビボタルシフト量の相関をとった実験結果であ パターン寸法がL-Δとなるようにマスクパターンデー 10 り、横軸はパターン寸法を、縦軸はピボタルシフト量を 示している。パターン寸法が変化すると、ピボタルシフ ト量も変化しており、しかも、単純な比例関係ではない ことが分かる。

> 【0007】したがって、マスクパターン寸法をピボタ ルシフト量だけ補正しても、補正されたパターン寸法に 対して、新たなピボタルシフトが生じてしまい、所望の パターン寸法を得ることはできない。また、たとえ一種 類のパターン寸法に対して補正ができたとしても、他の バターン寸法に対して同一の補正では所望のバターン寸 法を得ることはできない。

> 【0008】本発明は、上記問題点を解決して、ビボタ ルポイントで露光をおこなうことで段差に対する露光マ ージンを大きくし、かつ所望のパターン寸法を得る技術 を提供するものである。

[0009]

【課題を解決するための手段】前記課題は、設計バター ン寸法しに対応するピボタルシフトP。を求める工程 と、前記ピボタルシフトP、を補正したパターン寸法L -P. を求める工程と、前記補正したパターン寸法L-【従来の技術】一般に、マスクバターンの寸法と、レジ 30 P」に対応するピボタルシフトP、ニャ、を求める工程と、 $\Delta = P_{L}^{2} / (2P_{L} - P_{L-PL})$

> により△を求める工程と、パターン寸法がLー△となる ようにマスクパターンデータを発生する工程と、該マス クパターンデータに基づき、パターンをマスク基板上に 形成する工程とを有するマスク基板の製造方法によって

【0010】または、前記工程を通してできたマスクバ ターンを搭載したマスク基板を用いて、マスクパターン を半導体基板上に露光する工程を有する半導体装置の製 40 造方法によって解決される。

[0011]

【作用】目的とするパターン寸法をしとする。パターン 寸法し-△で焼き付けた場合にビボタルシフトが△であ れば、焼き付ける寸法をしにすることができる。図3 は、本発明の原理図であり、図2と同じくマスクパター ン寸法とビボタルシフト量との関係を示す図である。微 小領域であるため、図2で示した曲線はほとんど直線に 近似できる。

【0012】図中Lはマスクパターン寸法を示し、Pし

__, はマスクパターン寸法をピボタルシフト分補正して L- P、としたときのビボタルシフトである。求めるシ*

*フト量を△とすると、三角形の相似から、

$$(P_{L} - \Delta) / \Delta = (P_{L} - P_{L-PL}) / \{L - (L - P_{L})\}$$

$$= (P_{L} - P_{L-PL}) / P_{L}$$

$$\therefore P_{L} (P_{L} - \Delta) = \Delta (P_{L} - P_{L-PL})$$

$$P_{L}^{2} - \Delta P_{L} = \Delta (P_{L} - P_{L-PL})$$

$$\therefore P_{L}^{2} = \Delta (2P_{L} - P_{L-PL})$$

$$\therefore \Delta = P_{L}^{2} / (2P_{L} - P_{L-PL})$$

したがって、シフト量△を上式の値にすると、マスクバ り、目的とするパターン寸法を得ることができる。 [0013]

【実施例】図4は本発明の実施例で使用した露光装置の 模式断面図であり、1は紫外線を反射するミラーを、2 は紫外光を発生するランプを、3は紫外光の干渉をおさ えるためのフライアイレンズを、4はコンデンサーレン ズを、5はパターンが形成されたマスクを、6はマスク を支えるステージを、7は縮小露光を行うための縮小レ ンズを、8は焼き付けを行うウェーハを、9はウェーハ を支えるステージを示す。

【0014】なお、本発明はマスク5に形成されるパタ ーンに関するものなので、位置合わせ機構や、放射熱を 避けるためのコールドミラーなどは省略し、図中に記入 していない。ランプ2で発生させた紫外光をミラー1で 反射させ、フライアイレンズ3で干渉性を無くして、コ ンデンサーレンズ4で均質な平行光線にする。この平行 光線の紫外光によりステージ6上に置かれたマスク5の パターンが縮小レンズ7で5分の1に縮小され、ステー ジ8上のウェーハ7に焼き付けられる。

【0015】図5をもとに、本発明の第1実施例を説明 30 【0019】したがって求める値△は、 する。図5は図2のマスクパターン寸法とピボタルシフ トの関係を示す図の一部を拡大したものである。なお、 図中の記号で図3の原理図と同じものは、同一または相 当するものを示す。設計寸法Lが0.4 μmの場合のマス クパターン寸法を求める。はじめに、マスクパターン寸 法を0.4 μmとした場合に、図4からピボタルシフトΡ 、を求めると、P、= -0.025μ m である。

[0016]

次に、マスクパターン寸法をL-P。 =0.425 μmとし た場合に、図4からビボタルシフトP、--。 を求めると、 $P_{L} = -0.020 \mu \, \text{m}$ である。したがって求める値 Δ は、

$$\Delta = P_{L}^{2} / (2 P_{L} - P_{L-PL})$$

 $= (-0.025)^{2} / \{2 \times (-0.025) - (-0.020)\}$

したがって、求めるマスクパターン寸法L−△は、

$$L - \Delta = 4 - (-0.0208)$$

= 0.4208

このときのピボタルシフト量を図5から求めると-0.021 50 寸法は、等倍露光装置の場合にはそのままの寸法を用

8 μmであり、Δの値-0.0208 μmとの差は0.001 μm ターン寸法がL-ΔのときにビボタルシフトがΔとな 10 である。求めるパターン寸法0.425 μmの0.2パーセン ト程度であり、ほとんど無視できる量である。

> 【0017】したがって、図4に示した露光装置におい て、マスク5に形成するパターンとして0.4208μmの5 倍の2.104 μmの寸法を用いて、5分の1の縮小露光を 行うことで、0.4 μ m のパターン寸法をウェーハ 8 上に 焼き付けることができる。図6をもとに、本発明の第2 実施例を説明する。図6は図5と同じく、図2のマスク パターン寸法とピボタルシフトの関係を示す図の一部を 拡大したものである。なお、図中の記号で図3の原理図 20 と同じものは、同一または相当するものを示す。

【0018】設計寸法Lが0.5 µmの場合のマスクバタ ーン寸法を求める。はじめに、マスクパターン寸法を0. 5 μ m とした場合に、図4 からピボタルシフトΡ」を求 めると、 $P_L = 0.025 \mu m$ である。

次に、マスクパターン寸法をL-P、=0.475 μmとし た場合に、図4からピボタルシフトP、-・・を求めると、 $P_{L-PL} = 0 \mu m \sigma \delta$.

$$\Delta = P_{\iota}^{2} / (2P_{\iota} - P_{\iota-p_{\iota}})$$

 $=0.025^{2} / (2 \times 0.025 - 0)$

 $= 0.0125 \mu \text{ m}$

したがって、求めるマスクパターン寸法し−△は、

 $L - \Delta = 5 - 0.0125$

このときのピボタルシフト量を図6から求めると、0.01 1 μmであり、Δの値0.0125 μmとの差は0.0015μm である。求めるバターン寸法は0.475 μmであるから0. 40 2 パーセント程度であり、やはり、ほとんど無視できる

【0020】したがって、本実施例の場合も図4に示し た露光装置において、マスク5に形成するパターンとし て0.4875µmの5倍の2.4375µmの寸法を用いて5分の 1に縮小露光することで、0.5 μmのパターン寸法をウ ェーハ5上に焼き付けることができる。本発明の第1、 第2実施例で示したように、設計寸法が数種類ある場合 には、各パターン寸法ごとにマスクパターンを求めて作 製すればよい。なお、実際にマスクに形成するパターン

い、縮小露光装置の場合には装置の縮小率分だけ逆に拡 大して作製すればよいのは言うまでもない。

【0021】また、本実施例として、実験値のデータを 用いた例を示したが、シミュレーションにより導出した ビボタルシフト量のデータを用いてもよい。この場合に は、設計パターン寸法の変更があっても、迅速に対応す ることが可能である。

[0022]

【発明の効果】以上述べたように本発明によれば、目的 とする設計パターン寸法をし、マスクパターン寸法がし 10 ビボタルシフト のときのピボタルシフト量をP」、マスク上のパターン 寸法をL-P」に補正したときのビボタルシフト量をP ι-ρι としたときに、

 $\Delta = P_{L}^{2} / (2P_{L} - P_{L-PL})$

で求められる△を用い、バターン寸法をL-△に補正す ることにより、設計パターン寸法に一致したパターンを 焼き付けることが可能となる。

【図面の簡単な説明】

【図1】ビボタルシフトを説明する図である。

【図2】パターン寸法とピボタルシフトとの相関を示す 20 実験結果の図である。

【図3】本発明の原理図である。

9

*【図4】本発明の実施例で用いた、露光装置の模式断面 図である。

【図5】本発明の第1実施例で用いた、パターン寸法と ピボタルシフトとの相関を示すグラフである。

【図6】本発明の第2実施例で用いた、パターン寸法と ビボタルシフトとの相関を示すグラフである。

【符号の説明】

L 目的とする設計パターン寸法 P_{L} マスクパターン寸法しのときの

マスクパターン寸法L-P」の $P_{\scriptscriptstyle L-PL}$ ときのピボタルシフト

求めるパターン寸法のシフト量 反射ミラー 1

2 水銀ランプ 3 フライアイレンズ 4 コンデンサーレンズ

5 マスク

6 マスクを支えるステージ

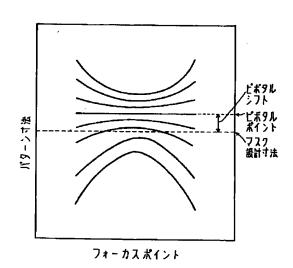
7 縮小レンズ ウェーハ 8

ウェーハを支えるステージ

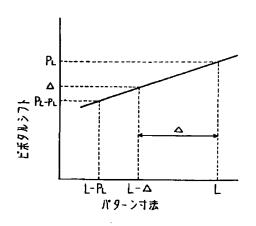
【図3】

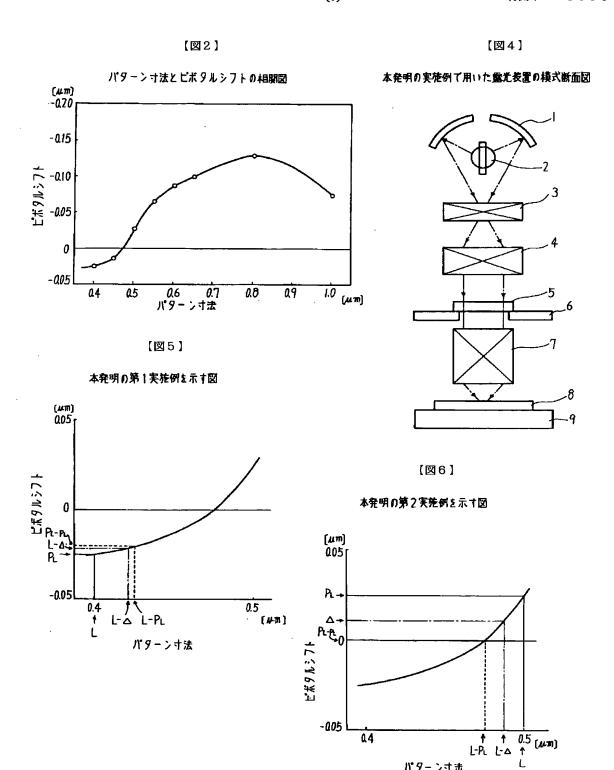
ビボタルシフトを設明する模式図

【図1】



本発明の原理図





パターン寸法